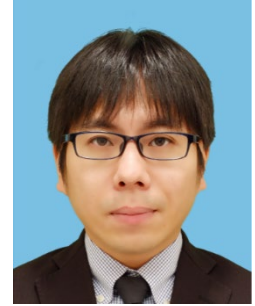


研究者プロフィール

職 名 北海道大学
大学院情報科学研究院
メディアネットワーク部門 准教授



氏 名 筒井 弘(つつい ひろし) 氏

学 位 博士(情報学)

研究分野 画像処理, 無線通信技術, デジタル信号処理,
プロセッサアーキテクチャ, VLSI 設計技術

所属学会 IEEE、電子情報通信学会、映像情報メディア学会、情報処理学会、電気学会、
画像電子学会、ACM、パルテノン研究会

略 歴 2005年3月 京都大学大学院情報学研究科 博士後期課程 修了
2005年4月 京都大学大学院情報学研究科 特任助手
2007年4月 大阪大学大学院情報科学研究科 特任助教
2010年4月 京都大学大学院情報学研究科 特任助教
2010年6月 京都大学大学院情報学研究科 助教
2013年5月 北海道大学大学院情報科学研究科 准教授
2019年4月 - 北海道大学大学院情報科学研究院 准教授

受賞歴 2013年 SASIMI 2013 Outstanding Paper Award (Takashi Imagawa, Masayuki Hiromoto, Hiroshi Tsutsui, Hiroyuki Ochi, Takashi Sato, Place-and-Route Algorithms for a Reliability-Oriented Coarse-Grained Reconfigurable Architecture Using Time Redundancy)
2009年 7th IEEE Workshop on Embedded Systems for Real-Time Multimedia Best Paper Award (Koichi Hattori, Hiroshi Tsutsui, Hiroyuki Ochi, Yukihiro Nakamura, "A High-Throughput Pipelined Architecture for JPEG XR Encoding," Proc. of 7th IEEE Workshop on Embedded Systems for RealTime Multimedia (ESTIMedia2009), pp. 9-17, Oct. 2009.)

他